

Таблица 8. Команды поддержки сопроцессора

Мнемокод	Команда	Операция
CDP	Выполнение команды сопроцессором	
LDC	Загрузка данных в сопроцессор из памяти	$cR_n := \langle \text{адрес} \rangle$
MCR	Пересылка из регистра процессора в регистр сопроцессора	$cR_n := R_n \{ \langle \text{op} \rangle cR_m \}$
MRC	Пересылка из регистра сопроцессора в регистр процессора	$R_n := cR_n \{ \langle \text{op} \rangle cR_m \}$
STC	Сохранение регистров сопроцессора в памяти	$\langle \text{адрес} \rangle := cR_n$