



Микросхема К 590КН2

ЭТИКЕТКА

Полупроводниковая интегральная микросхема к590кн2 – четырехканальный МОП - ключ со схемой управления для коммутации напряжений от минус 10В до 10В.
 $T = -45^{\circ}\text{C} \div 85^{\circ}\text{C}$; Тип корпуса 402.16-18

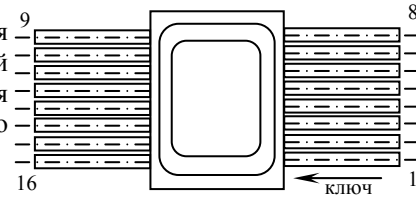


Таблица назначения выводов

Номер вывода	Наименование вывода	Номер вывода	Наименование вывода
1	Аналоговый выход 1	9	-
2	Аналоговый вход 1	10	Аналоговый выход 3
3	Логический вход 1	11	Аналоговый вход 3
4	Логический вход 2	12	Логический вход 3
5	Аналоговый вход 2	13	Логический вход 4
6	Аналоговый выход 2	14	Аналоговый вход 4
7	Общий	15	Аналоговый выход 4
8	U_{n1}	16	U_{n2}

Форма ключа
(повернуто)



Основные электрические параметры (при $T = 25 \pm 10^{\circ}\text{C}$)

Наименование параметра Единица измерения	НОРМА		Примечание
	не менее	не более	
Ток утечки аналогового входа, нА	---	70	1
Ток утечки аналогового выхода, нА	---	70	1
Ток потребления при высоком уровне входного напряжения, мкА	---	400	1
Время включения, мкс	---	0,5	1,2
Сопротивление в открытом состоянии, Ом	---	100	1,3

1. При напряжениях питания U_{n1} от 10,8 до 13,2В, U_{n2} от минус 13,2 до минус 10,8В, входном напряжении низкого уровня от 0 до 0,8В, входном напряжении высокого уровня от 4,1В до 13,2В, коммутируемом напряжении от минус 10 до 10В. Величина входного напряжения высокого уровня не должна превышать величину U_{n1} .
2. При сопротивлении нагрузки не более 10 кОм, емкости нагрузки не более 40 пФ.
3. При коммутируемом токе 1 мА.

Микросхема соответствует техническим условиям БКО.348.209-03 ТУ.
 Штамп ОТК _____.



Микросхема К 590КН2

ЭТИКЕТКА

Полупроводниковая интегральная микросхема к590кн2 – четырехканальный МОП - ключ со схемой управления для коммутации напряжений от минус 10В до 10В.
 $T = -45^{\circ}\text{C} \div 85^{\circ}\text{C}$; Тип корпуса 402.16-18

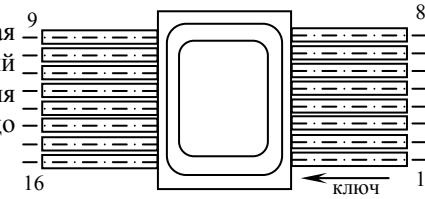


Таблица назначения выводов

Номер вывода	Наименование вывода	Номер вывода	Наименование вывода
1	Аналоговый выход 1	9	-
2	Аналоговый вход 1	10	Аналоговый выход 3
3	Логический вход 1	11	Аналоговый вход 3
4	Логический вход 2	12	Логический вход 3
5	Аналоговый вход 2	13	Логический вход 4
6	Аналоговый выход 2	14	Аналоговый вход 4
7	Общий	15	Аналоговый выход 4
8	U_{n1}	16	U_{n2}

Форма ключа
(повернуто)



Основные электрические параметры (при $T = 25 \pm 10^{\circ}\text{C}$)

Наименование параметра Единица измерения	НОРМА		Примечание
	не менее	не более	
Ток утечки аналогового входа, нА	---	70	1
Ток утечки аналогового выхода, нА	---	70	1
Ток потребления при высоком уровне входного напряжения, мкА	---	400	1
Время включения, мкс	---	0,5	1,2
Сопротивление в открытом состоянии, Ом	---	100	1,3

4. При напряжениях питания U_{n1} от 10,8 до 13,2В, U_{n2} от минус 13,2 до минус 10,8В, входном напряжении низкого уровня от 0 до 0,8В, входном напряжении высокого уровня от 4,1В до 13,2В, коммутируемом напряжении от минус 10 до 10В. Величина входного напряжения высокого уровня не должна превышать величину U_{n1} .
5. При сопротивлении нагрузки не более 10 кОм, емкости нагрузки не более 40 пФ.
6. При коммутируемом токе 1 мА.

Микросхема соответствует техническим условиям БКО.348.209-03 ТУ.
 Штамп ОТК _____.